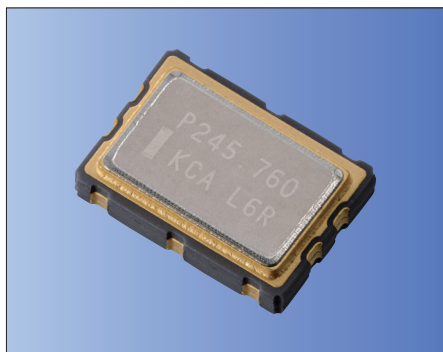


表面贴装型VCXO KV7050R-P3系列

LV-PECL/ 3.3V/ 7.0×5.0mm



RoHS指令对应产品

■特点

- 可对应高频率直到800MHz
- LV-PECL输出
- 小型陶瓷封装类型
- 用途: WDM等网络设备

■频率容差 (Overall)

代号	容差 × 10 ⁻⁶	工作温度范围 (°C)	备注
G	±50	-40 ~ +85	标准规范 工作频率敬请咨询。

■型号表示方法

KV7050R 622.080 P 3 G D 00
 ① ② ③ ④ ⑤ ⑥ ⑦

- ①系列名称
- ②输出频率
- ③输出形式 (LV-PECL)
- ④电源电压 (3.3V)
- ⑤频率容差 (参见左表)
- ⑥对称/INH功能 (45/ 55%、禁用)
- ⑦个别规格 (产品目录以00标示)

包装方式 (载带包装 1000个/卷盘)

■规格

项 目	记 号	条 件	Min.	Max.	单 位
输出频率范围*	f _o		10	800	MHz
频率容差 @V _c =+1.65V	f _{tol}	起始偏差、工作温度范围内的温度特性、电源电压变化、负载容量变化、长期变化(1年@25°C)、包括振动和冲击 Temp.: -40 ~ +85°C	-50	+50	×10 ⁻⁶
绝对频率可变范围 (APR)	APR		±100	—	×10 ⁻⁶
控制电压	V _c		0	+3.3	V
储存温度范围	T _{stg}		-55	+125	°C
工作温度范围	T _{use}		-40	+85	°C
最大的额定电压	—		-0.5	+4.2	V
电源电压	V _{cc}		+2.97	+3.63	V
直线性	—	V _c =0V ~ +3.3V	-10	+10	%
电流消耗	I _{cc}		—	100	mA
波形对称	SYM	50ohm @crossing point	45	55	%
上升/下降时间 (20% ~ 80% 输出)	Tr/ Tf	50ohm	—	0.4	ns
L电平输出电压**	V _{oL}		—	V _{cc} -1.620	V
H电平输出电压**	V _{oH}		V _{cc} -1.025	—	V
输出负载条件	—	LV-PECL Output	—	50	ohm
L电平输入电压	V _{iL}		—	30% V _{cc}	V
H电平输入电压	V _{iH}		70% V _{cc}	—	V
控制输入电阻	—		150	—	k ohm
禁用时间	t _{dis}		—	200	ns
启用时间	t _{ena}		—	2	ms
振荡启动时间	t _{str}	最小动作电压为0sec.	—	10	ms
Phase Jitter	J _{Phase}	@622.08MHz	BW: 12kHz ~ 20MHz @10Hz offset @100Hz offset @1kHz offset @10kHz offset @100kHz offset @1MHz offset @10MHz offset	Typ. 3.0 Typ. -40 Typ. -70 Typ. -95 Typ. -105 Typ. -105 Typ. -125 Typ. -135	ps
Phase Noise	—	@622.08MHz			dBc/ Hz

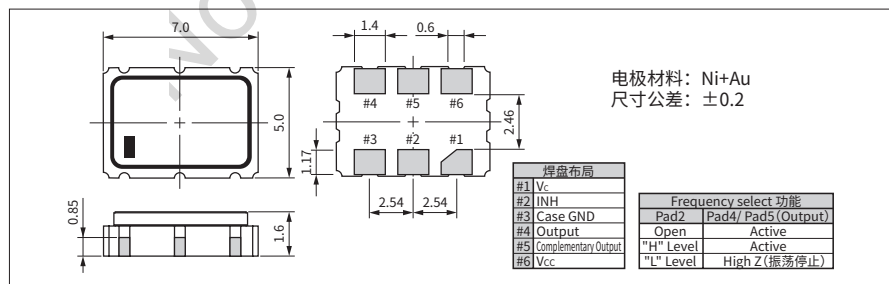
所有的电气特性是以最大负载时, 并在工作温度范围内为条件。

* 输出频率超出该范围的, 敬请咨询。 ** 取决于DC特性

压控晶体振荡器

■外形尺寸

(单位: mm)



■推荐焊盘图案

(单位: mm)

