



表面贴装型时钟晶体振荡器 KC7050P-L2/ KC7050P-L3系列

LVDS/ 3.3V or 2.5V/ 7.0×5.0mm



RoHS指令对应产品

### 特点

- 小型陶瓷封装类型
- 用缝口密封的高可靠性
- LVDS输出
- 电源电压  $V_{CC}=3.3V, 2.5V$
- 可对应 $\pm 25 \times 10^{-6}$
- 低相噪产品

### 频率容差 (Overall)

代号	容差 $\times 10^{-6}$	工作温度范围 ( $^{\circ}C$ )	备注
0	$\pm 50$	0 ~ +70	标准规范
S	$\pm 30$		
U	$\pm 25$		
F	$\pm 100$	-40 ~ +85	工作频率敬请咨询。
G	$\pm 50$		
6	$\pm 50$		

### 型号表示方法

KC7050P 125.000 L □ □ J 00  
① ② ③ ④ ⑤ ⑥ ⑦

- ①系列名称
- ②输出频率
- ③输出形式 (LVDS)
- ④电源电压 (3: 3.3V or 2: 2.5V)
- ⑤频率容差 (参见左表)
- ⑥对称/INH功能  
J: 45/ 55%
- ⑦个别规格 (产品目录以00标示)

包装方式 (载带包装 1000个/卷盘)

### 规格

项 目	记 号	条 件	规 格		单 位
			KC7050P-L2	KC7050P-L3	
输出频率范围*	fo		25 ~ 175		MHz
频率容差	f <sub>tol</sub>	起始偏差、工作温度范围内的温度特性、电源电压变化、负载容量变化、长期变化 (1年@25°C)、包括振动和冲击	$\pm 50/ -40 \sim +105^{\circ}C$		$\times 10^{-6}$
			$\pm 100/ -40 \sim +85^{\circ}C$		
			$\pm 50/ -40 \sim +85^{\circ}C$		
			$\pm 50/ 0 \sim +70^{\circ}C$		
			$\pm 30/ 0 \sim +70^{\circ}C$		
储存温度范围	T <sub>stg</sub>		-55 ~ +125		$^{\circ}C$
工作温度范围	T <sub>use</sub>	标准规范 选项	0 ~ +70/ -40 ~ +85		$^{\circ}C$
			-40 ~ +105		
最大的额定电压	—		-0.3 ~ +4.0		V
电源电压	V <sub>CC</sub>		+2.375 ~ +2.625	+2.97 ~ +3.63	V
电流消耗	I <sub>CC</sub>		50 max.		mA
待机时电流	I <sub>std</sub>		30 max.		$\mu A$
波形对称	SYM	100ohm @crossing point	50 $\pm$ 5		%
上升/下降时间 (20% ~ 80%输出电平)	Tr/ Tf	100ohm	0.6 max.		ns
L电平输出电压**	VoL		0.9 min. Typ.:1.1		V
H电平输出电压**	VoH		1.6 max. Typ.:1.43		V
差分输出电压**	V <sub>OD</sub>		247 ~ 454 Typ.:330		mV
差分输出电压误差**	dV <sub>OD</sub>	dV <sub>OD</sub> = V <sub>OD1</sub> - V <sub>OD2</sub>	50 max.		mV
失调电压	V <sub>OS</sub>		1.125 ~ 1.375		V
失调电压误差	dV <sub>OS</sub>	dV <sub>OS</sub> = V <sub>OS1</sub> - V <sub>OS2</sub>	50 max.		mV
输出负载条件	RL	LVDS Output	100		ohm
输入电压范围	V <sub>IN</sub>		0 ~ V <sub>CC</sub>		V
L电平输入电压	V <sub>IL</sub>		30% V <sub>CC</sub> max.		V
H电平输入电压	V <sub>IH</sub>		70% V <sub>CC</sub> min.		V
禁用时间	t <sub>dis</sub>		200 max.		ns
启用时间	t <sub>ena</sub>		10 max.		ms
振荡启动时间	t <sub>str</sub>	最小动作电压为0sec.	10 max.		ms
Deterministic Jitter	DJ		2 max.		ps
1Sigma Jitter	J <sub>sigma</sub>	使用Wavecrest SIA-3000测量	4 max.		ps
Peak to Peak Jitter	J <sub>PK-PK</sub>		30 max.		ps
Phase Jitter	J <sub>Phase</sub>	@156.25MHz V <sub>CC</sub> =3.3V	BW: 12kHz ~ 20MHz		ps

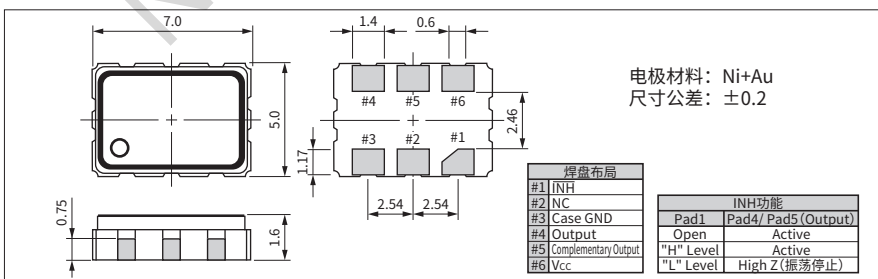
所有的电气特性是以最大负载时, 并在工作温度范围内为条件。

\* 输出频率超出该范围的, 敬请咨询。

\*\* 取决于DC特性

### 外形尺寸

(单位: mm)



### 推荐焊盘图案

(单位: mm)

