



表面贴装型VCXO KV5032D-P3系列

LV-PECL/ 3.3V/ 5.0×3.2mm



RoHS指令对应产品

■特点

- 小型陶瓷封装类型
- LV-PECL输出
- 170MHz可对应高频产品
- 低相噪产品

■频率容差 (Overall)

代号	容差 × 10 ⁻⁶	工作温度范围 (°C)	备注
0	±50	-10 ~ +70	标准规范
S	±30	-10 ~ +70	
G	±50	-40 ~ +85	工作频率敬请咨询。

■型号表示方法

KV5032D 155.520 P 3 □ J 00
 ① ② ③ ④ ⑤ ⑥ ⑦

- ①系列名称
- ②输出频率
- ③输出形式 (LV-PECL)
- ④电源电压 (3.3V)
- ⑤频率容差 (参见左表)
- ⑥对称/INH功能/ APR (45/ 55% 禁用, APR50)
- ⑦个别规格 (产品目录以00标示)

包装方式 (载带包装 1000个/卷盘)

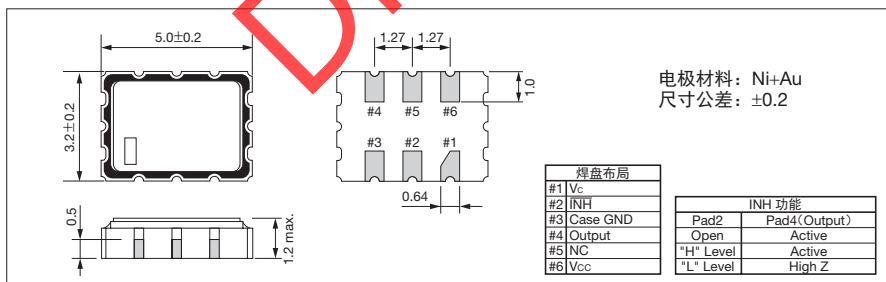
■规格

项 目	记 号	条 件	Min.	Max.	单 位
输出频率范围*	f _o		80	170	MHz
频率容差**	f _{tol}	起始偏差、工作温度范围内的温度特性、电源电压变化、负载容量变化、包括振动和冲击 Temp.: -10 ~ +70°C / -40 ~ +85°C Temp.: -10 ~ +70°C	-50	+50	×10 ⁻⁶
绝对频率可变范围 (APR)	APR	标准规范 选项	±50 ±100	—	×10 ⁻⁶
频率老化特性	f _{age}	Per 20years @25°C	-15	+15	×10 ⁻⁶
控制电压	V _c		0	+3.3	V
储存温度范围	T _{stg}		-55	+125	°C
工作温度范围	T _{use}	标准规范 选项	0 -40	+70 +85	°C
最大的额定电压	—		-0.3	+5.0	V
电源电压	V _{cc}		+2.97	+3.63	V
电流消耗	I _{cc}		—	85	mA
禁用时电流	I _{dis}		—	5	mA
波形对称	SYM	50ohm @crossing point	45	55	%
上升/下降时间 (20% ~ 80% 输出)	Tr/ Tf	50ohm	—	0.7	ns
L电平输出电压***	V _{OL}		—	V _{cc} -1.620	V
H电平输出电压***	V _{OH}		V _{cc} -1.025	—	V
输出负载条件	—	LV-PECL Output	50	—	ohm
输入电压范围	V _{IN}		0	+3.3	V
L电平输入电压	V _{IL}		—	30% V _{cc}	V
H电平输入电压	V _{IH}		70% V _{cc}	—	V
控制输入电阻	—		10	—	Mohm
禁用时间	t _{dis}		—	200	ns
启用时间	t _{ena}		—	2	ms
振荡启动时间	t _{str}	最小动作电压为0sec.	—	10	ms
Phase Jitter	J _{Phase}	@122.88MHz	—	0.3	ps
Phase Noise	—	@122.88MHz	BW : 12kHz ~ 20MHz	—	dBc/ Hz
			@10Hz offset	Typ. -71	
			@100Hz offset	Typ. -102	
			@1kHz offset	Typ. -128	
			@10kHz offset	Typ. -146	
			@100kHz offset	Typ. -152	
			@1MHz offset	Typ. -156	
@10MHz offset	Typ. -157				

所有的电气特性是以最大负载时，并在工作温度范围内为条件。
 * 输出频率超出该范围的，敬请咨询。 ** 有关-40 ~ +85°C规格，敬请咨询。
 *** 取决于DC特性

■外形尺寸

(单位: mm)



■推荐焊盘图案

(单位: mm)

