



表面贴装型时钟晶体振荡器 KC7050A-C5系列

CMOS/ 5.0V/ 7.0×5.0mm



RoHS指令对应产品

■特点

- 小型陶瓷封装类型
- 用缝口密封的高可靠性
- CMOS输出
- 电源电压 $V_{CC} = 5.0V$

■频率容差 (Overall)

容差 代号 × 10 ⁻⁶	工作温度范围 (°C)	备注
0 ± 50	-10 ~ +70	标准规范 工作频率敬请咨询。
S ± 30	-10 ~ +70	
U ± 25	-10 ~ +70	
F ± 100	-40 ~ +85	
G ± 50	-40 ~ +105	
6 ± 50	-40 ~ +105	

■型号表示方法

KC7050A 25.0000 C 5 □ D 00
① ② ③ ④ ⑤ ⑥ ⑦

- ①系列名称
- ②输出频率
- ③输出形式 (CMOS)
- ④电源电压 (5.0V)
- ⑤频率容差 (参见左表)
- ⑥对称/INH功能 (45/ 55%、禁用)
- ⑦个别规格 (产品目录以00标示)

包装方式 (载带包装 1000个/卷盘)

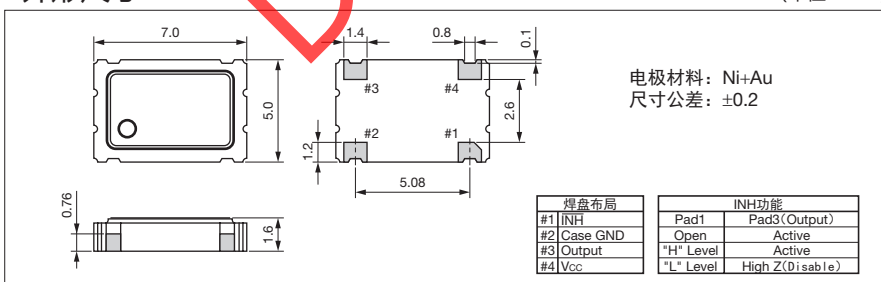
■规格

项 目	记 号	条 件	Min.	Max.	单 位	
输出频率范围*	fo		1.8	50	MHz	
频率容差	f _{tol}	起始偏差、工作温度范围内的温度特性、电源电压变化、负载容量变化、长期变化 (1年@25°C)、包括振动和冲击	Temp. : -40 ~ +85°C Temp. : -10 ~ +70°C/ -40 ~ +85°C / -40 ~ +105°C	-100 -50 -30 -25	+100 +50 +30 +25	×10 ⁻⁶
储存温度范围	T _{stg}		-55	+125	°C	
工作温度范围	T _{use}	标准规范 选项	-10 -40	+70 +85 +105	°C	
最大的额定电压	—		—	—	—	
电源电压	V _{CC}	容差代号 : 0, S, F 容差代号 : U, G, 6	+4.5 +4.75	+5.5 +5.25	V	
工作电流 (最大负载时)	I _{CC}	1.8 ≤ fo ≤ 20MHz 20 < fo ≤ 40MHz 40 < fo ≤ 50MHz	—	25 35 50	mA	
禁用时电流	I _{dis}		—	20	mA	
波形对称	SYM	@50% V _{CC}	45	55	%	
上升/下降时间 (10% V _{CC} ~ 90% V _{CC} 最大负载时)	Tr/ Tf	1.8 ≤ fo ≤ 26MHz 26 < fo ≤ 50MHz	—	10 8	ns	
L电平输出电压	VoL	I _{OL} = 16mA	—	10% V _{CC}	V	
H电平输出电压	VoH	I _{OH} = 16mA	90% V _{CC}	—	V	
输出负载条件 (CMOS)	L _{CMOS}	CMOS Output	—	50	pF	
输入电压范围	V _{IN}		0	V _{CC}	V	
L电平输入电压	ViL		—	0.8	V	
H电平输入电压	ViH		2.2	—	V	
禁用时间	t _{dis}		—	100	ns	
启用时间	t _{ena}		—	100	ns	
振荡启动时间	t _{str}	最小动作电压为0sec.	—	10	ms	
1Sigma Jitter	J _{Sigma}	使用Wavecrest SIA-3000测量	1.8 ≤ fo < 40MHz 40 ≤ fo ≤ 50MHz	— —	8 5	ps
Peak to Peak Jitter	J _{PK-PK}	使用Wavecrest SIA-3000测量	1.8 ≤ fo < 40MHz 40 ≤ fo ≤ 50MHz	— —	80 40	ps

所有的电气特性是以最大负载时, 并在工作温度范围内为条件。* 输出频率超出该范围的, 敬请咨询。

■外形尺寸

(单位: mm)



■推荐焊盘图案

(单位: mm)

