



RoHS指令对应产品

■特点

- 小型陶瓷封装类型
- 用缝口密封的高可靠性
- CMOS输出
- 电源电压 $V_{CC} = 1.8V$ 可对应低电压
- 可对应 $\pm 25 \times 10^{-6}$ 、 $\pm 20 \times 10^{-6}$

■频率容差(Overall)

容差	工作温度范围 (°C)	备 注
代号 $\times 10^{-6}$		
0 ± 50	-10 ~ +70	标准规范
S ± 30		
U ± 25		
W ± 20		
F ± 100	-40 ~ +85	工作频率敬请咨询。
G ± 50		
6 ± 50	-40 ~ +105	

■型号表示方法

KC7050A 25.0000 C 1 □ E 00
① ② ③ ④ ⑤ ⑥ ⑦

- ①系列名称
- ②输出频率
- ③输出形式(CMOS)
- ④电源电压(1.8V)
- ⑤频率容差(参见左表)
- ⑥对称/INH功能(45/ 55%)
- ⑦个别规格(产品目录以00标示)

包装方式(载带包装 1000个/卷盘)

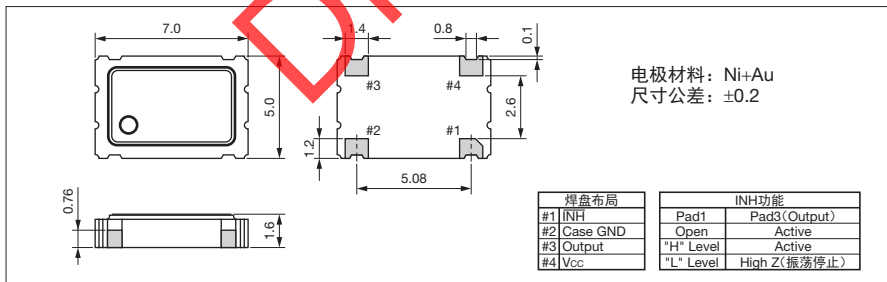
■规格

项 目	记 号	条 件	Min.	Max.	单 位
输出频率范围*	fo		1.8	39.99	MHz
频率容差	f _{tol}	Temp. : -40 ~ +85°C	-100	+100	$\times 10^{-6}$
		Temp. : -10 ~ +70°C	-50	+50	
		Temp. : -40 ~ +85°C / -10 ~ +105°C	-30	+30	
		Temp. : -10 ~ +70°C	-25	+25	
		Temp. : -10 ~ +70°C	-20	+20	
储存温度范围	T _{stg}		-55	+125	°C
工作温度范围	T _{use}	标准规范	-10	+70	°C
		选项	-40	+85	
最大的额定电压	—		-0.5	+3.6	V
电源电压	V _{CC}	容差代号: 0, S, F	+1.71	+1.89	V
		容差代号: U, G, W, 6	+1.75	+1.85	
工作电流(最大负载时)	I _{CC}	1.8 ≤ fo ≤ 25MHz	—	3	mA
		25 < fo ≤ 39.99MHz	—	4	
待机时电流	I _{std}		—	10	μA
波形对称	SYM	@50% V _{CC}	45	55	%
上升/下降时间 (10% V _{CC} ~ 90% V _{CC} 最大负载时)	Tr/ Tf		—	9	ns
L电平输出电压	VoL	I _{OL} = 2.8mA	—	10% V _{CC}	V
H电平输出电压	VoH	I _{OH} = -2.8mA	90% V _{CC}	—	V
输出负载条件(CMOS)	L _{CMOS}	CMOS Output	—	15	pF
输入电压范围	V _{IN}		0	V _{CC}	V
L电平输入电压	V _{IL}		—	30% V _{CC}	V
H电平输入电压	V _{IH}		70% V _{CC}	—	V
禁用时间	t _{dis}		—	150	ns
启用时间	t _{ena}		—	5	ms
振荡启动时间	t _{str}	最小动作电压为0sec.	—	10	ms
1Sigma Jitter	JSigma		—	8	ps
Peak to Peak Jitter	JPK-PK	使用Wavecrest SIA-3000测量	—	80	ps

所有的电气特性是以最大负载时, 并在工作温度范围内为条件。 * 输出频率超出该范围的, 敬请咨询。

■外形尺寸

(单位: mm)



■推荐焊盘图案

(单位: mm)

